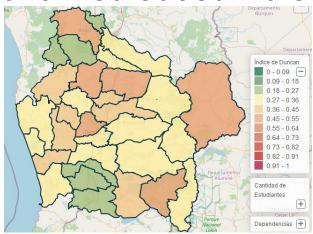


## Seminario Web

# "El análisis de problemas socioeconómicos desde la informática: el caso de la segregación socioeconómica educativa en Chile."



Miércoles 28 de octubre / 17:00 - 18:30 h

## Organizan:

Decanato de la Facultad de Ingeniería

#### Colaboran:

Departamento de Ingeniería Informática





## Presentación

Presentación de resultados del Proyecto Fondecyt 11170583 que estudia la segregación socioeconómica en el sistema chileno de educación básica. Estos trabajos han sido realizados en conjunto con alumnos de pregrado de la Carrera de Ingeniería Civil en Informática, principalmente Felipe Schneeberger León e Ignacio Lincolao Venegas, quienes presentarán los resultados de sus trabajos de titulación enmarcados en el proyecto.

## Objetivo

Realizar una actividad de difusión y extensión del trabajo informático aplicado a problemas socioeconómicos, como ejemplo de desarrollo de productos de interés público que requieren la consolidación de competencias técnicas de gran valor para los estudiantes de la Carrera de Ingeniería Civil en Informática.



## Programa Seminario Web

# El análisis de problemas socioeconómicos desde la informática: el caso de la segregación socioeconómica educativa en Chile

## Miércoles 28 de octubre

Hora	Actividad
17:00 – 17:05	Saludo del Decano, Dr. Osvaldo Venegas Torres.
17:05 – 17:20	"La asignación de estudiantes a escuelas mediante algoritmos paralelizados con CUDA."  Ignacio Lincolao Venegas  Estudiante egresado de la carrera Ing. Civil Informática
17:20 – 17:35	"Machine learning en la determinación de factores socioeconómicos de predicción del rendimiento en la prueba SIMCE".  Felipe Schneerberger León  Estudiante egresado de la carrera Ing. Civil Informática
17:35 – 18:05	"La visualización de la segregación socioeconómica educativa mediante un SIG basado en tecnologías web libres y abiertas". Dr. Julio Rojas Mora Director de Departamento de Ingeniería en Informática
18:05 – 18:10	Panel: Los expositores responden preguntas de la audiencia
18:15	Cierre



## Sobre los expositores:



# Dr. Julio Rojas Mora

Julio Rojas Mora es Ingeniero de Sistemas de la Universidad de Los Andes (Venezuela). Obtuvo su Diploma de Estudios Avanzados (DEA) en Estadística e Investigación de Operaciones de la Universidad de Santiago de Compostela (España) y su Doctorado del Departamento de Economía y Organización de Empresas de la Universidad de Barcelona (España). Realizó un Postdoctorado en el Laboratorio ESPACE del CNRS-UAPV (Francia) y fue Ingeniero de Proyectos en el LIA-UAPV (Francia). Ha tenido estancias de investigación en la Universidad de Avignon (Francia), la Universidad de Barcelona (España) y la Universidad del País Vasco (España). Por su trabajo ha sido galardonado con el premio al mejor artículo de las conferencias FCTA 2011 y ICCSA 2017.

# Ignacio Lincolao Venegas



Egresado de la carrera Ingeniería Civil en Informática de la Universidad Católica de Temuco (Chile). Dentro de su formación, se ha desempeñado como ayudante de las clases "Desarrollo de aplicación cliente servidor" (2016) y "Programación II" (2017). Ganador en "Desafió UCT" (2018) con sistema denominado Iris, sistema de reconocimiento de placas patentes para dispositivos móviles.

# Felipe Schneerberger León

Es egresado de Ingeniería Civil En Informática de la Universidad Católica de Temuco (Chile). Ha sido el ganador de un capital semilla Sercotec (2014) para implementar un ERP de gestión de entidades educativas. Ganador de la Hackaton "Hacelera Hack - Lean Startup" (2015) con sistema para búsqueda de estacionamientos en tiempo real. Ganador en Hackamericas Temuco y Finalista en Hackamericas Chile impulsado por Y4PT y Banco Interamericano de Desarrollo (2018)



con sistema de reconocimiento de placas patentes para dispositivos móviles. Finalista en "Desafio UCT" (2018) con sistema denominado Iris, sistema de reconocimiento de placas patentes para dispositivos móviles.